



# PROPOSTA DI TESI

## *Implementazione di un controller LCD su FPGA con interfaccia PCI*

Lo scopo della tesi è quello di implementare in un FPGA Xilinx ([www.xilinx.com](http://www.xilinx.com)) un controller LCD. Il controller deve essere dotato di interfaccia PCI per poter dialogare con un processore con sistema operativo Linux Embedded. Per quanto riguarda la memoria del frame buffer, si prevede l'utilizzo di memoria statica (SRAM) o dinamica (SDRAM) in funzione delle caratteristiche del pannello LCD. Nel secondo caso è necessaria l'integrazione nella logica programmabile anche dello SDRAM controller. Il sistema verrà realizzato utilizzando i linguaggi VHDL e Verilog.

La tesi si svolgerà prevalentemente nei nostri laboratori e si prevede una durata minima non inferiore ai 4/6 mesi. Data la natura della tesi, è auspicata, anche se non indispensabile, una buona conoscenza di elettronica digitale.

Chiunque sia interessato può rivolgersi a:

Ing. Stefano Dal Poz  
DAVE Srl - Electronics System House  
via Forniz 2/1  
33080 Porcia (PN) – Italy  
Telephone: +39.0434.921215  
Telefax: +39.0434.591631  
Freefax: +39.02.700520062  
web: [www.dave-tech.it](http://www.dave-tech.it)  
e-mail: [stefano.dalpoz@dave-tech.it](mailto:stefano.dalpoz@dave-tech.it)

---

# DAVE